



平成 17 年 11 月 16 日

東京工業大学が日本最大のスーパーコンピューティング・グリッドを導入

国立大学法人 東京工業大学 (学長 相澤益男) (以下「東工大」) は、国内最高の総演算性能を有するスーパーコンピューティング・グリッド(*1)の導入を決定し、学術国際情報センター (センター長 酒井善則) が平成 18 年 4 月の導入に向けて構築を進めています。

ポイント

- 平成 18 年 3 月の時点で日本最速の85 テラフロップス(毎秒 85 兆回の浮動小数点演算), 晩春までに 100 テラフロップス以上(毎秒 100 兆回の浮動小数点演算) の処理能力を備えることを計画。
- 「東工大キャンパスグリッド」の中心に位置づけられ、世界のスパコンのランキング表である Top500(R) (<http://www.top500.org/>) で平成 18 年 6 月には世界トップ 5 位以内にランクインすることが期待される。
- 優れた価格性能比と通常の PC 環境と親和性の高い使いやすさを実現し、東工大やその共同研究機関(企業を含む)で実施されているバイオ, ナノ, 環境, 災害・防災といった多岐の分野にわたる研究プロジェクトにおいて、複雑な問題解決のために活用され、科学技術研究の生産性を大幅に高めるものと期待される。

概要

今回のシステムは、日本電気株(以下「NEC」)によって落札され、AMD Opteron™を 1 万コア(*2)以上搭載した 64 ビット Sun Fire™ x64 サーバのクラスタとリナックス OS, サン・マイクロシステムズ社と NEC のストレージ装置, NEC のシステムインテグレーション (SI) ノウハウ, ClearSpeed 社の SIMD(*3)アクセラレータ(*4), Voltaire 社の Infiniband ネットワークを組み合わせる構築されます。本システムは、東工大の学術国際情報センター 松岡聡教授が中心となって整備を進める「東工大キャンパスグリッド」の中心に位置づけられ、x64(*5)プロセッサベースのクラスタ計算機としては世界最大となり、かつ 85 テラフロップスの総合ピーク(理論最高)性能は日本最速となります。システムの運用の開始直後の 2006 年の晩春までには SIMD アクセラレータをさらに増設し、処理性能を 100 テラフロップス以上に高め、加えて NEC のベクトル計算機の補完により、従来型のアプリケーションのサポートを行う「ハイブリッドスーパーコンピュータ」を実現する計画です。

さらに、本システムは 21 テラバイト以上のメモリと、1.1 ペタバイトのハードディスクストレージを有し、米国以外のすべてのシステムに勝る性能を誇るだけでなく、大学内のみならず産学や国際連携等における広範な利用をもたらす新たなスーパーコンピュータの利用モデルを築くことが期待されます。本システムの導入により、本学がアジアにおけるスーパーコンピューティング技術・グリッド技術の盟主として認知され、リーダーシップを発揮することができます。さらに文部科学省において国家基幹技術プロジェクトとして検討が進められている 10 ペタフロップス(毎秒 1 京回の浮動小数点演算)超絶スーパーコンピュータの実現に向け、ソフトウェア, アプリケーション, アーキテクチャ等の研究面でも、積極的に貢献していく所存です。



利用分野

本システムの圧倒的な計算性能は、現在、東工大で進められている電磁流体ダイナモの計算による地磁気変動の将来予測(*6)、計算化学による生体物質の構造機能予測解析(*7)、タンパク質の折り畳み問題へのバイオインフォマティクス手法の応用(*8)、災害・防災・安全シミュレーション(*9)、ナノサイエンス分野におけるカーボンナノチューブのシミュレーション(*10)、といったさまざまな分野の研究プロジェクトにおいて複雑な問題の解決に活用されます。さらに、今後の産学連携プロジェクト・国際連携プロジェクトなどにおいても、文部科学省の「超高速コンピュータ網形成プロジェクト (National Research Grid Initiative; NAREGI(*11))」で開発されるミドルウェアを通じた活用・ナショナルグリッド基盤への貢献が予定されています。

用語説明

- *1 グリッド: グリッドは広域ネットワーク上の計算、データ、実験装置、センサ、人間などの資源を仮想化・統合し、必要に応じて仮想計算機 (Virtual Computer) や仮想組織 (Virtual Organization) を動的に形成するためのインフラである。
- *2 コア: 1つのシリコン基板(ダイ)やLSIパッケージ内に複数のCPU単位を収めるようになり、単一CPU機能単位の呼称として「コア」が使われるようになった。デュアルコアプロセッサでは1つのLSIパッケージ内に2つのCPU機能単位が含まれている。
- *3 SIMD (Single Instruction/Multiple Data): 計算機において1つの命令で複数のデータを扱う処理方式。ベクトル計算機やデジタルカメラ画像処理に使われる Digital Signal Processor(DSP)もSIMDの一種である。最近ではIntel社のマイクロプロセッサに内蔵のSSEやPlayStation 2のEmotion Engineなどのマルチメディア拡張機能もSIMDの応用である。
- *4 アクセラレータ: コンピュータなどの特定の機能や処理能力を向上させる機構。ソフトウェアをハードウェアで実装したり、特定の目的の性能向上を目指したハードウェア等がある。身近な例ではパソコンの画像表示速度を向上するグラフィックスアクセラレータがある。
- *5 x64: 通常のPCに用いられているプロセッサの命令体系の64ビット版命令拡張。“x86-64”, “EM64T”, “AMD64”とも呼ばれる。
- *6 電磁流体ダイナモの計算による地磁気変動の将来予測:
大学院理工学研究科地球惑星科学専攻本蔵研究室
<http://www.geo.titech.ac.jp/~yhonkura/>
21世紀COEプログラム「地球：人の住む惑星ができるまで」
<http://coe21.geo.titech.ac.jp/index.html>
- *7 計算化学による生体物質の構造機能予測解析:
バイオ研究基盤支援総合センター櫻井研究室
<http://www.cherry.bio.titech.ac.jp/msakurai/japanese/index.html>
- *8 タンパク質の折り畳み問題へのバイオインフォマティクス手法の応用:
学術国際情報センター国際共同研究分野太田研究室
<http://www.force.gsic.titech.ac.jp/index.html>
- *9 災害・防災・安全シミュレーション:
学術国際情報センター国際共同研究分野青木研究室
<http://www.nr.titech.ac.jp/~taoki/Activity/blood.html>



*10 ナノサイエンス分野におけるカーボンナノチューブのシミュレーション:

理学部物理学科斎藤研究室

<http://www.stat.phys.titech.ac.jp/saito/index-j.html>

*11 NAREGI : 「超高速コンピュータ網形成プロジェクト (National Research Grid Initiative : 通称 NAREGI)」は文部科学省が進めるプロジェクトで、2003年からスタートし、広域分散型の最先端研究教育用大規模計算環境(サイエンスグリッド環境)を実現するために、世界標準に準拠した実運用に耐える品質のグリッド基盤ソフトウェアの研究開発を目的とする (<http://www.naregi.org/>)。

備 考

なお、本件について、11月下旬に本学で報道各社向けにプレスセミナーを開催する予定であり、詳細は後日別途通知する予定です。

内容に関する問い合わせ先

東京工業大学学術国際情報センター

(松岡) TEL: 03-5734-3876

FAX: 03-5734-3876

matsu@is.titech.ac.jp

(青木) TEL: 03-5734-3667

FAX: 03-5734-3876

taoki@gsic.titech.ac.jp

取材に関する問い合わせ、申込み先

東京工業大学総務部評価・広報課

広報・社会連携係

TEL: 03-5734-2975

FAX: 03-5734-3661

kouhou@jim.titech.ac.jp

- Sun, Sun Microsystems, サンのロゴマーク, Sun Fire は、米国 Sun Microsystems, Inc. の米国およびその他の国における商標または登録商標です。AMD, Opteron, AMD ロゴ, AMD Opteron ロゴとそれらの組み合わせは、Advanced Micro Devices, Inc. の商標または登録商標です。その他本文に記載されている製品名、商標および登録商標はそれぞれ各社の登録商標です。